# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

64-081197

(43)Date of publication of application: 27.03.1989

(51)Int.Cl.

H05H 1/46 // H01L 21/302

(21)Application number : 62-237107

(71)Applicant: HITACHI LTD

(22)Date of filing:

24.09.1987

(72)Inventor: WATANABE ETSURO

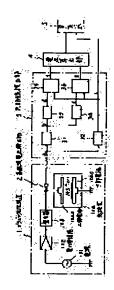
**ITO FUMIKAZU** 

### (54) PLASMA PROCESSING POWER MONITORING DEVICE

(57)Abstract:

PURPOSE: To enable a monitor device to perform a suitable monitor display by detecting an upper envelop and an lower envelop of high frequence components from a high frequency voltage applied to an electrode of a plasma generator, and by displaying DC component voltage of peak-to-peak voltage and high frequence voltage obtained.

CONSTITUTION: At an upper electrode 104a of a plasma processor 1, voltage is generated by applying power to a processor chamber 104. The power is taken out, and upper and lower envelops are detected by a Vp+ detector 33 and a Vp- detector 33 of an envelop detector 3 to compute peak-to-peak voltage of high frequency voltage by a voltage computing unit 4. A voltage display unit 5 displays DC component voltage of high frequency voltage obtained through the peak-to-peak voltage and an LPF 32. It is possible for an operator to proceed plasma processing properly while confirming the display of a display 5.



## **LEGAL STATUS**

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

### 19日本国特許庁(JP)

⑩特許出願公開

# ⑫ 公 開 特 許 公 報 (A)

昭64-81197

@Int\_Cl\_1

識別記号

庁内整理番号

匈公開 昭和64年(1989) 3月27日

H 05 H 1/46 // H 01 L 21/302 7458-2G B-8223-5F

審査請求 未請求 発明の数 3 (全11頁)

②特 願 昭62-237107

②出 願 昭62(1987)9月24日

砂発 明 者 渡 辺

悦 朗

神奈川県横浜市戸塚区吉田町292番地 株式会社日立製作

所生產技術研究所內

②発 明 者 伊 藤

文 和

神奈川県横浜市戸塚区吉田町292番地 株式会社日立製作

所生產技術研究所內

⑪出 願 人 株式会社日立製作所

東京都千代田区神田駿河台4丁目6番地

郊代 理 人 弁理士 小川 勝男

外1名

明細 相

- 発明の名称
   ブラズマ処理電源モニタ装置
- 2 特許請求の範囲
  - 1. ブラズマ発生装置とこの装置に高周波電圧を 印加する電源装置とから成るブラズマ処理装置 において、ブラズマ発生装置の電極に印加する 高周波電圧から、その高周波成分の上側包絡線 と下側包絡線とを検出して上配高周波電圧のビ ーク対ビーク電圧を得る回路と、上配高周波電 圧から、その直流成分電圧を得る回路と、上記 両回路の出力電圧を表示する装置とを備えたこ とを特徴とするブラズマ処理電源モニタ装置。
  - 2 プラズマ発生装置とこの装置に高周波電圧を 印加する電源装置とから成るプラズマ処理装置 において、プラズマ発生装置の電極に印加する 高周波電圧から、その高周波成分の上側包絡線 と下側包絡線とを検出して上記高周波電圧の ーク対ピーク電圧を得る回路と、上記高周波電 圧から、その直流成分電圧を得る回路と、上記

両回路の出力電圧を表示する装置とを備え、かつ上記上側包絡線と下側包絡線それぞれから、包絡線の急峻を変動分を検出するとともに包絡線レベルを検出し、包絡線レベルに対して所定比率で対応する高低二つのしきい値を設定し、上記急峻を変動分の値と眩しきい値とを比較する回路と、比較した結果を表示する装置を備えたことを特徴とするブラズマ処理電源モニタ装備

する高低二つのしきい値を設定し、上記急峻を変動分の値と該しきい値とを比較する回路と、 比較した結果を表示する装置とを備え、かつ上 記上側包絡線,下側包絡線それぞれの急峻を変 動が上に凸であるか下に凹であるかを検出しこ れを分類する回路と、この分類による発生回数 を計数して表示する装置とを有することを特徴 とするブラズマ処理電源モニタ装置。

#### 5 発明の詳細な説明

#### 〔産業上の利用分野〕

本発明はプラズマ処理装置に係り、特に異常放電が装置やデバイスに与える損害や、装置立ち上げ時等における処理室やプロセスの不具合を早期に発見する場合に有効なプラズマ処理電源モニタ装置に関する。

#### 〔従来の技術〕

プラズマ処理装置を用いてプラズマ処理を行う場合、安定なプラズマを得ることが重要であるが、 プラズマ発生装置の電極を備える処理室のネジ穴 等の局所で異常放電を発生したり、処理室内雰囲

は至らなかった。

処理室内の観察によらず放電状態を評価する従 来技術には次のようなものがある。すなわち、

- ブラズマ発生装置の電極電圧のピーク対ビー ク電圧や陰極降下電圧の観測に関するものについては、次のようなものがある。
- (1) オンロスコープによる電極電圧の観測 プラズマ処理装置の放電状態は電極電圧に よく扱われる。特に放電状態が変化してしま うような事態が発生すると、ピーク対ピーク 電圧や陰極降下電圧に大きな変化を生じ、オ シロスコープによる電極電圧の観測は有効で
- (2) 検波回路を用いて電極電圧の包絡線成分のみを観測するもの。

電極に印加される電圧は、数百KHz 乃至十数MHz の高周波であり、このような高周波をそのまま信号処理してピーク対ビーク電圧や陰極電圧の変動を自動的に検出することは難かしい。従って、高周波電圧を検波してその

気の僅かな変化等によって全体的に放電状態が変化してしまうことがしばしば起とる。

ブラズマ処理中にネジ穴等で異常放電が発生すると、ブラズマの集中によりネジ穴周辺に大きな 損害を与えるとともに、ネジ穴周辺の物質が削り 取られ処理室内に異物となり散乱してしまい、歩 留りや生産量の低下の要因となる。

またプラズマ放電状態が変化すると、プラズマ 処理の均一性や精度に大きな影響を与え、やはり 歩留りや生産量の低下を引き起こす要因となる。

放電を監視することは、異常放電や放電状態の変化を早期に発見でき、このような事態による被害を最小限とするうえで有効である。またブラズマ処理装置の立ち上げ時等において、プロセス条件や処理室の不具合を早期に発見し、装置をいち早く完全稼動状態にするために有効である。

放電状態をとらえる方法として、処理室に観測窓を設け、作業者が処理室内を観察するというととが行われているが、装置の構造上観測が不十分であることが多く、放電状態を完全にとらえるに

二つの電圧を知るために必要な情報(包絡線成分)のみとすることは、 装置構成や信号処理を単純化するうえで有効である。

検波回路を第8図および第9図により説明 する。

構成は第8図に示すように、半波整流部51 と平滑部52と増幅部53から成っている。 なお、下側の包絡線を取り出すため同様な構 成の検波回路があるがこれについては説明を 省略する。

とのような構成の電圧モニタ装置の各部の 電圧波形を第9図に示す。

第8図の r 部に印加されている高周波電圧 V<sub>r</sub>を半波整流回路 5 1 によって整流し、平滑 部 5 2 で平滑化した u 部電圧 V<sub>u</sub> は

$$V_{u} = \frac{1}{2\pi} \int_{0}^{\pi} V_{0} \sin \theta \, d\theta = \frac{V_{0}}{\pi}$$

$$\frac{v_u}{v_0} \times 100 = \frac{100}{\pi}$$
 (%)

しか得られない。そとで増幅部53で10に近

づけるようた倍の補正を加えている。

回様にして下側の包絡線も検出し、これらから得られた包絡線電圧を配憶装置や記録装置に入力し電圧の変化具合をみる。

- 2 包絡線の変動の観測に関するものについては 次のものがある。
  - (1) 陰極降下電圧を監視するもの

放電状態を自動的に監視する公知技術には、 例えば特許公開公報昭和57年第174465 号によるものがある。これは電極に発生する 陰極降下電圧を監視し、しかもあらかじめ定 めた最適の陰極降下電圧となるように処理室 内の圧力を制御するものである。この方法は、 陰極降下電圧のゆっくりとした変化で生じる 異常放電を検出、抑制することに関して優れ たものである。

(2) 包絡線信号を比較器に与え、変動の発生を 検出するもの。

電板電圧の変動を知るため、1.(2)のように して得た包絡線成分を比較上限 V<sub>B</sub>,下限 V<sub>L</sub>

$$V_{u} = \frac{1}{2\pi} \int_{sin^{-1}}^{\pi - sin^{-1}} \frac{\frac{v_{DC}}{v_{0}}}{(v_{0} sin \theta - v_{DC}) d \theta}$$

となり、増幅部53で例えばで倍というような一 定の倍率の補正を加えただけでは、 Vpc の値が変 化することにより誤差を生することは明らかであ

2(1)の特許公開公報昭和57年第174465号に よる陰極降下電圧を監視するものは、監視装置に インダクタンスを用いているため、陰極降下電圧 の急峻を変化による異常放電や、陰極降下電圧に 変化の現われない異常放電を検出することができ なかった。

2(2)の包絡線信号を比較器に与え、変動の発生を検出するものでは、比較器の比較上限V<sub>H</sub>と下限V<sub>L</sub>を固定していることが問題である。電極部に印加されている高周波電圧の包絡線は、ブラズマ処理中に第12図(|)に示すようにゆっくりとした変動を示すことがある。この変動はブラズマ処理の

を持った比較器に入れ、その範囲外になった ときそれを外部に知らせるものである。(第 1 1 図)

3 包絡線の変動を分類計数するものに関する従来技術例はた在のところない。

#### [発明が解決しようとする問題点]

前記した放電の評価法は次のようなことに関し て配慮がなされておらず問題となっていた。

1.(1)オシロスコープで電極電圧をみる方法は、 ブラズマ処理装置に大きな改造を加えることなく、 既成のオシロスコープのみで行えるためしばしば 用いられる。しかしこの方法によると、作業者は 常にオシロスコープを見ていなければならず、作 業能率が著しく低下する。

1.(2)の検波回路を用いて電極電圧の包絡線成分 のみを観測するものは、電極部に陰極降下電圧が 発生すると真の包絡線の大きさが得られないとい う問題点がある。

例えば、第10図のように陰極降下電圧 V<sub>DC</sub> が 発生したときの第8図 u 部の電圧 V<sub>u</sub> は、

進行による処理室内のインピーダンスの微小な変化によるものであり、異常な現象ではない。従って V<sub>E</sub> , V<sub>L</sub> を固定すると第12図(||)の斜線部のよりに異常放電でない場合も異常放電として誤って検出してしまうととがある。またブラズマ処理装置の電極部に印加されている高周波電圧の大きさは、個々のプラズマ処理装置ほに比較値を設定しなければならないので実用的ではなかった。

さらに、包絡線の変動を分類計数する従来例は なく、異常放電の発生原因を推測するのに有効な 異常放電の種類を分類するということはできなか った。

本発明の目的は、以上に述べた従来技術の欠点をなくし、(1)作業性がよく、(2)急峻な電圧変化を生ずる異常放電を検出し、(3)陰極降下電圧の有無や大小に関係なくピーク対ピーク電圧を正しく検出し、(4)異常放電を正しく検出できるもので、(5)異常放電の種類を分類できる機能を持ったブラズマ処理電源モニタ装置を提供することにある。

[問題点を解決するための手段]

上配の目的を達成するため本発明では、

- 1. ブラズマ発生装置の電極に印加する高周波電 圧から、その高周波成分の上側包絡線と下側包 絡線を検出して上記高周波電圧のピーク対ピー ク電圧を得る回路と、上記高周波電圧から、そ の直流成分電圧を得る回路と、上記両回路の出 力電圧を表示する装置を備えることとした。ま た、
- 2 プラズマ発生装置の電極に印加する高周波電 圧から、その高周波成分の上側包絡線と下側包 絡線を検出して上記高周波電圧のウガビーク電圧を得る回路と、上記高周波電圧から、 の直流成分電圧を得る回路と、上記両回路の 力電圧を表示する装置とを備え、かつ、上記上 側包絡線と下側包絡線それぞれから、包絡線レベル を検出し、包絡線レベルに対して所定比率で を検出し、包絡線レベルに対して所定比率で を検出し、包絡線レベルに対して所定比率に を検出し、包をとい値を設しを比較する回路と、 な変動分の値と該しきい値とを比較する回路と、

を高周波成分と直流成分とに分け、その高周波成分と直流成分とに分け、その高周波成分からその上側包絡線( $V_p^+$ )と下側包絡線( $V_p^-$ )とを検出して上記高周波電圧の正流成分とは無関係なピーク対ピーク電圧を与える。また同様に、上記高周波電圧からその直流成分を得る回路は、上記ピーク対ピーク電圧とは無関係な路極降下電圧( $V_{DC}$ )を与え、そのゆっくりした変動をもとらえる。

また、包絡線の急峻な変動分を検出するとともに包絡線レベルを検出し、包絡線レベルに対して所定比率で対応する高低二つのしきい値を設定とい値とを比較する同低二つのしきを比較する回路は、包絡線の急峻な変動部分のみを取り出して肝価するため、異常放電と見做すよりな誤りを生じさせない。さらに包絡線レベルに対して、すなわる高低二つのしきい値  $V_B$  ,  $V_L$  で上記急峻な変動を比較評価しているため、個々のブラズマ処理装置に

比較した結果を表示する装置を備えることとした。また、

3. プラズマ発生装置の電極に印加する高周波電 圧から、その高周波成分の上側包絡線と下側包 絡線を検出して上配髙周波電圧のピーク対ビー ク電圧を得る回路と、上記高周波電圧から、そ の直流成分電圧を得る回路と、上記両回路の出 力電圧を表示する装置と、上記上側包絡線と下 側包絡線それぞれから、包絡線の急峻な変動分 を検出するとともに包絡線レベルを検出し、包 絡線レベルに対して所定比率で対応する高低二 つのしきい値を設定し、上記急峻を変動分の値 と該しきい値とを比較する回路と、比較した結 果を表示する装置を備え、かつ上記上側包絡線。 下側包絡線それぞれの急峻な変動が上に凸であ るか下に凹であるかを検出しこれを分類する回 路と、この分類による発生回数を計数して表示 する装置とを有することとした。

### (作用)

ブラズマ発生装置の電極に印加する高周波電圧

よって異なる電極電圧の V<sub>p</sub>+ , V<sub>p</sub>- に対して比較値 を設定しなおすという作業をなくさせる。

また、包絡線の急峻な変動が上に凸であるか下に凹であるかを検出しこれを分類する回路と、この分類による発生回数を計数表示する装置は、 $V_p^+$ と $V_p^-$ の変動の種類毎に発生回数を計数表示するので、どの異常電圧が多く発生しているかを知ることを容易にしている。

#### 〔寒施例〕

本発明の実施例を第1図乃至第7図を用いて説明する。

まず、代表的なプラズマ処理装置の構成を、実 施例1を示した第1図に同時に示した。

プラズマ処理装置1は、電源装置とプラズマ発生装置とから構成され、電源装置は電源101の高周波電圧を電力増幅器102で増幅し、プラズマ発生装置と整合をとる整合器103を介してプラズマ発生装置に必要な電力を供給する。プラズマ発生装置は処理室と云われる部分で、処理室104内は電力を印加する上部電復104a、ウェハ105を設

置する下部電極104bで構成され、図示しない排 気装置及びガス供給装置で常に一定の雰囲気に保 たれている。

#### ( 奥施例 1 )

本発明の実施例1を第1図、第2図を用いて説明する。接置の構成は、第1図に示すようにブラズマ処理装置1の上部電極104aに電力を与えたとにより発生する電圧を取り出す高周波電圧検出部2によって得た高周波電圧の包絡線を取り出す包絡線を出まって得た高陽波電圧の包絡線がら上部電極104aに印加されている高周波電圧のピーク対ビーク電圧V<sub>PP</sub>を算出する電圧算出部4と算出した電圧を表示する電圧表示部5から成っている。

包絡線検出部3は、陰極降下電圧 V<sub>DC</sub> の影響をなくすため、高周波電圧検出部2で得た高周波電圧(第2図 V<sub>a</sub>)を高域通過フィルタ31と低域通過フィルタ32によって高周波成分(第2図 V<sub>b</sub>)と直流成分(第2図 V<sub>c</sub>)とに分け、高周波成分(第2図 V<sub>b</sub>)の包絡線 V<sub>a</sub>とV<sub>a</sub>とをそれぞれ上側ピ

によって表示する。電圧表示部5は作業者が適時 確認しながらブラズマ処理を進めるもので、第4 図ア,イ部のように電圧がゆっくりと大きな変動 を示すときに有効である。

#### (実施例2)

本発明の実施例2を、第3図,第4図により説明する。

装置の構成は第3図に示すようにブラズマ処理 装置1と高周波電圧検出部2と包絡線検出部3と 電圧算出部4と電圧表示部5と、包絡線検出部3 によって検出された高周波電圧の包絡線 V<sub>P</sub>+, V<sub>P</sub>-に急峻な変化を生じたことを検出する包絡線検出 部6と、包絡線変動検出部6からの検出信号の有 無を知らせる警告部7から成っている。

包絡線変動検出部 6 は、低域フィルタ 6 1 と高域通過フィルタ 6 2 と、しきい値散定部 6 3 と、増幅器 6 4 と比較部 6 5 で構成されている。ただしこれは  $V_p^+$  の変動を検出するもので、  $V_p^-$  の変動検出は同様な構成で得られるので省略した。

次に、とのように構成されたブラズマ処理電源

ーク検出器 3 3 と下側ピーク検出器 3 4 で得て(第 2 図 iii)、 これに直流成分 V。すなわち焓極降下電圧 V<sub>DC</sub> 分を加算器 3 5 , 3 6 によって加え合わせて正しい包絡線 V<sub>p</sub>+, V<sub>p</sub>- (第 2 図 iV))を得るようになっている。

次に、このように構成されたブラズマ処理電源 モニタ装置の動作説明をする。

プラズマ処理装置1の上部電極104 a には、処理室104 に電力を与えたことにより電圧が生じている。その電圧を取り出すと例えば第4 図に示すような波形が得られる。この波形のうち放電状態をよく表わしているのが、ピーク対ピーク電圧 $V_{PP}$ と陰極降下電圧 $V_{DC}$ である。そこで包絡線検出部3 によって得た高周波電圧の包絡線 $V_{P}^+$ ,  $V_{P}^-$ を、電圧算出部4 で演算し $V_{PP}$  を得る。すなわち、 $V_{PP}=(V_{P}^+)+(|V_{P}^-|)$  である。

一方、陰極降下電圧 V<sub>DC</sub> は包絡線検出部 3 内の低域通過フィルタ 5 2 の出力部(第 1 - 1 図 o ) に既に得ている。

とのようにして得た Vpp Voc を電圧表示部 5

モニタ装置の動作を説明するが、ブラズマ処理装置1から電圧表示部5までの動作は実施例1で説明したので省略する。

まず包絡線変動検出部の動作を第4図を用いて 説明する。

包絡線検出部 3 で得た高周波電圧の包絡線  $V_p^+$ (第 4 図 |))は、高坡通過フィルタ 6 2 と増幅器 6 4 化よってその変動分のみが強調されて取り出される(第 4 図 |||)  $V_1$ )。一方、異常電圧を検出するためのしきい値  $V_B$  ,  $V_L$  はしきい値設定部 6 3 で低域通過フィルタ 6 1 の出力の大きさ(第 4 図 |||)  $V_h$ )によって自動的に  $V_h$  に対して常に所定比率(Q) のしきい値  $Q_B$  ,  $Q_L$  とすることができる。

V<sub>B</sub> = | V<sub>L</sub> | = α · V<sub>h</sub> α:定数

本実施例2によれば、第7図ア, イ部のように 高周波電圧包絡線がゆっくり変化する場合は、電 圧表示部 5 の値を読むことでこれを知ることができ、第 7 図ウ、エ、オのように異常放電により包絡線が急峻に変化する場合は暫告部 7 によりこの異常放電を知ることができる。警告部 7 は、音や光により暫告を発したり、異常放電を定量的に知ることができるように、カウンタを用いて発生回数を計数できる構成とする。

#### (実施例3)

本発明の実施例3を第5図,第6図により説明 する。

接置の構成は、ブラズマ処理装置1と高周波電圧検出部2と包絡線検出部3と電圧算出部4と電圧表示部5と包絡線変動検出部6と警告部7と、 該包絡線検出部3によって検出された高周波電圧の包絡線 Vp<sup>+</sup>, Vp<sup>-</sup>がどのように変動したかを分類する変動分類部8と、変動分類部8によって分類された各種(n種類)の異常放電の発生回数を計数するカウンタ901から90nで構成されたカウンタ部9とカウンタ部9の内容を表示する表示部10から成っている。

様に iv), v) は、 V<sub>p</sub>- がそれぞれ凸,凹の変動をしたことを凹凸変動検出部 8 2 で検出した信号であ

これらの検出信号 ||) ~ V) を分類部 8 3 に入力することによって、 t<sub>1</sub> , t<sub>2</sub> , t<sub>3</sub> に発生した変動がどのようなものか分類できる。

変動分類部 8 で分類された電圧変動は、その発生回数を種類毎にカウンタ901 から9 0 n で計数し、表示部 1 0 で表示する。例えば第 7 図ウ,エ,オ部のような電圧変動が生じた場合、

〔ウ〕の異常電圧……1回。

〔エ〕の異常電圧……1回,

〔オ〕の異常電圧……3回 というように表示する。

#### [発明の効果]

本発明によれば、陰極降下電圧の緩やかな変動とともに、これとは別にピーク対ピーク電圧の状況、異常放電による急峻な変動等を作業性よく正しく検出できる。これにより、放電状態と処理室内絶縁部品の焼けや溶解、デバイスに付着する異

変動分類部 8 は、 V<sub>P</sub>+ の上下変動を検出する上 下変動検出部 8 1 と、 V<sub>P</sub>- の上下変動を検出する 上下変動検出部 8 2 と、分類部 8 3 で構成されて いる。

次に、このように構成されたプラズマ処理電源 モニタ装置の動作を説明するが、プラズマ処理装 置1から警告部7までの動作は実施例1、実施例 2で説明したので省略する。

変動分類部 8 の動作は包絡線変動検出部 6 と似ているが、包絡線変動検出部 6 が包絡線の変動の有無のみ検出するのに対して、変動分類部 8 は凹凸変動検出部 8 1 ,8 2 で電圧包絡線 V<sub>p</sub>+, V<sub>p</sub>-の変動の仕方が凹か凸か区別して出力し(第 6 図 j)~ V))、分類部 8 3 で V<sub>p</sub>+, V<sub>p</sub>-の変動の仕方の組み合わせを見つけだすことができる。

第3-2 図で詳しく説明する。第6 図 |) は包絡 線の仕方の一例を示したものである。 ||) は V<sub>p</sub>+ が 凸の変動をしたことを凹凸変動検出部 8 1 で検出 した信号である。 |||) は V<sub>p</sub>+ が凹の変動をしたこと を凹凸変動検出部 8 1 で検出した信号である。 问

物、デバイス寸法や均一性の不良との関係を正し く得ることができ、放電時の電極電圧を本装置で 監視していて、これらの事態が発生する前徴とと らえ、事前に対策を施すことが可能である。

また電極電圧の包絡線は、異常放電の発生原因によって独特な変化を示す。

本発明は、電極電圧包絡線の変動を分類して表示する機能を有しているため、異常放電を低減するためには、プラズマ処理装置のどこを改良すればよいか容易に判断でき、装置の立ち上げを促進することができる。

#### 4. 図面の簡単な説明

第1図は本発明の実施例1の構成図、第2図は 第1図中の主要部の波形図、第3図は本発明の実 施例2の構成図、第4図は第3図中の主要部の波 形図、第5図は本発明の実施例3の構成図、第6 図は第5図中の主要部の波形図、第7図はブラズ マ処理中に、ブラズマ処理装置の電極部に発生し た高周波電圧の一例を示した図、第8図は従来の 検波回路図、第9図は陰極降下電圧 Vpc が零ポル

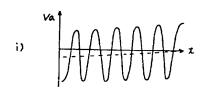
# 特開昭64-81197(フ)

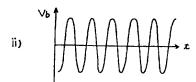
トのときの第8図中の主要部の電圧波形図、第10 図は陰極降下電圧 V<sub>DC</sub> が発生したときの第8図の 入力点電圧波形図、第11図は電極電圧の急峻を 変動を検出するための従来法を示した図、第12 図はこの従来法の使用時に生ずる問題事項を説明 するための図である。

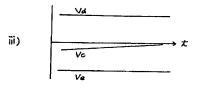
- 1 …ブラズマ処理装置
- 2 …高周波電圧検出部
- 3 …包絡線検出部
- 4 …電圧算出部
- 5 … 電圧表示部
- 6 … 包絡線変動検出部
- 7 … 發告部
- 8 … 変動分類部
- 9 … カウンタ部
- 10…表示部。

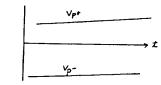
代理人 弁理士 小川勝男

# 第 2 図



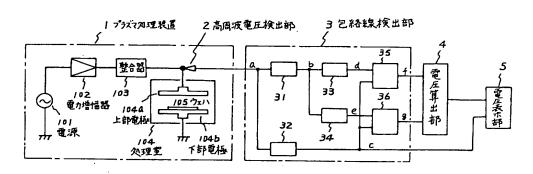






iv)

# 第 1 図



31---高域通過71169

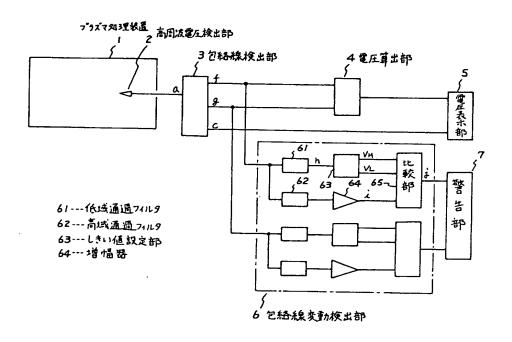
32…低域通過フィルタ

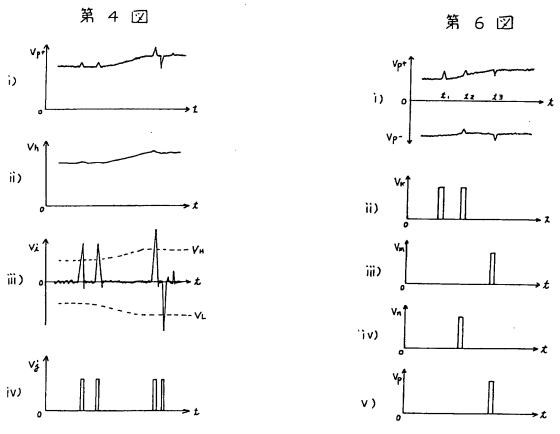
33··· 7p+ 検出器

34--- Vp- 検出器

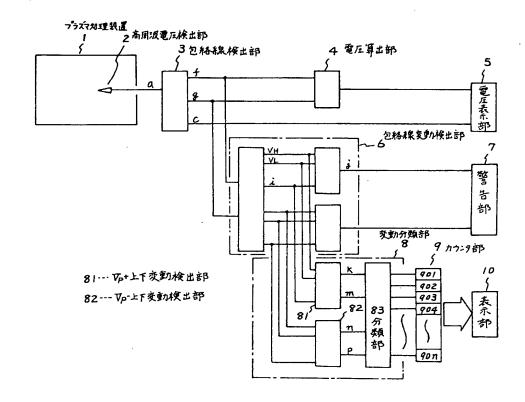
35,36---加算器

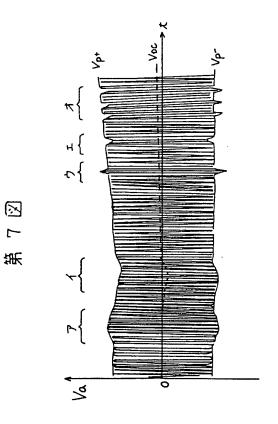
第 3 図

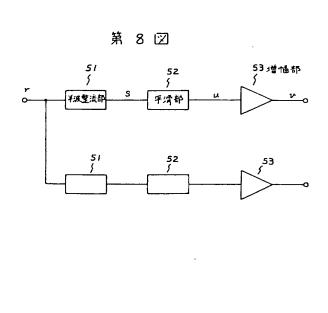




# 第 5 図

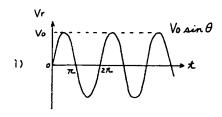


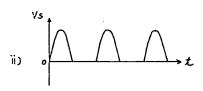




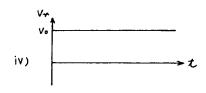
## 狩開昭64-81197 (10)



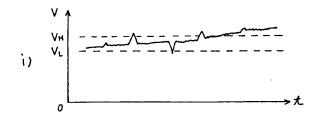






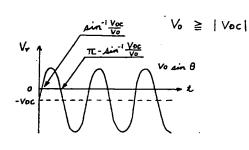


# 第12 図

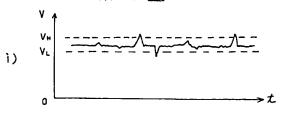


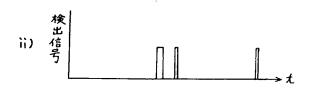


# 第10 図 .



第 11 図





## 手 続 補 正 書 (自発)

<sub>жи ни</sub> 63<sub>д</sub> 7 <sub>д</sub> 20 <sub>н</sub>

特許庁長官 殿事 作の表示

昭和 62 年 特許顯 第 23

237107 分

苑 明 の 名 称 グラズマ処理電源モニタ装置

補正をする者

サイヤとの問係 特許出願人

名 称 (510)株式会社 日 立 製 作 所

代 理 人

補正の内容

₩ 項 〒100 東京都千代田区丸の内一丁目 5 番 1 号 株式会社日立製作所内 明報 中京 212 - 1111 (人代表)

補 正 の 対 象 明細書の発明の詳細な説明の機 並びに図面の第9図及び第10図。

# 特開昭64-81197 (11)

- 1. 明細書館 6 頁第16行目「 $Vu=\frac{1}{2\pi}\int_0^\pi Vo\sin\theta\,d\theta=\frac{Vo}{\pi}$ 」を「 $Vu=\frac{1}{T}\int_0^{\frac{\pi}{2}} Vo\sin\omega\,t\,dt=\frac{Vo}{\pi}$ (ただしゃ $=\frac{2\pi}{T}$ )」と
  訂正する。
- 2 明細書第8頁第5行目「た在」を「現在」と訂正する。
- 5. 明細書第9頁第1行目「 $Vu = \frac{1}{2\pi} \int_{\sinh^{-1}}^{\pi \sinh^{-1}} \frac{V_{DO}}{V_0} (V_{osta}\theta V_{DO}) d\theta$ 」

$$\frac{T}{2} - \frac{1}{\omega^{m}} \cdot \frac{V_{DO}}{V_{o}}$$

$$\frac{T}{2} - \frac{1}{\omega^{m}} \cdot \frac{V_{DO}}{V_{o}}$$

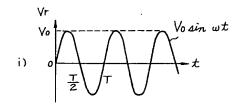
$$(V_{o} \times m \times t - V_{DO}) dt \quad ( \text{ ft } \text{ L})$$

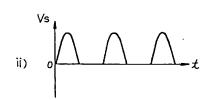
- $\sigma = \frac{2\pi}{T}$ )」 と訂正する。
- 4. 明細書第16頁第10行目「第4図」を「第7図」と訂正する。
- 5. 明細書第16頁第18行目「(編1-1図c)」を 「(第1図c)」と訂正する。
- 6. 明細春第17頁第2行目「第4」を「第7」と訂正する。

- 7. 明細書第20頁第13行目「第6図I)」を「第6図 I)」と訂正する。
- 8. 明細書第20頁第16行目「第3-2図」を「第6図」と訂正する。
- 9. 明細書第22頁第3行目「事態が発生する前徴と と」を「事態が前徴をと」と訂正する。
- 10. 図面の内、第9図及び第10図を統付別紙のと♪ り訂正する。

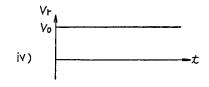
以上











# 第 10 図

